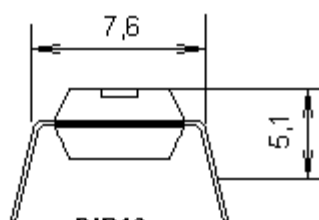


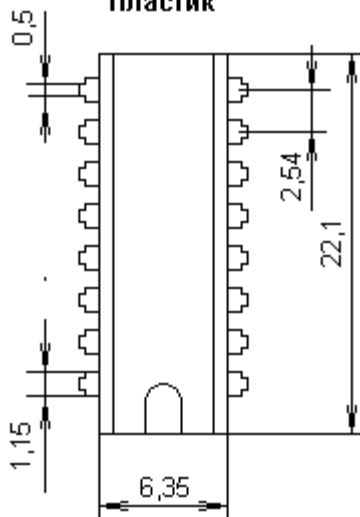
# K561, K564, K176, K561IE16

## Четырнадцатиразрядный двоичный счетчик-делитель

10 — оС	СТ2	Q1	9	N выв.	Назначение	N выв.	Назначение						
		Q4	7										
		Q5	5										
		Q6	4										
		Q7	6										
		Q8	13										
		Q9	12										
		Q10	14										
		Q11	15										
		Q12	1										
		Q13	2										
		Q14	3										
		11 — R								1	Выход разряда	9	Выход разряда
										2	Выход разряда	10	Тактовый вход
										3	Выход разряда	11	Вход установки "0"
				4	Выход разряда	12	Выход разряда						
				5	Выход разряда	13	Выход разряда						
				6	Выход разряда	14	Выход разряда						
				7	Выход разряда	15	Выход разряда						
				8	Общий	16	Ucc						



DIP16  
Пластик



Тип микросхемы	K561ИЕ16
Фирма производитель	СНГ
Функциональное назначение	14-разрядный двоичный счетчик-делитель
T, C	-10...+70
Vdd min...Vdd max, В	-0.5...+18
Pd, мВт	300
Напр. сиг.	CLK-Q1
Vil(Vnl), В при Vdd=5В	1.5
Vih(Vnh), В при Vdd=5В	3.5
Icc, мкА при Vdd=5В	<20
TrHL tip, нс при Vdd=5В	65
TrLH tip, нс при Vdd=5В	65
TrHL max, нс при Vdd=5В	110
TrLH max, нс при Vdd=5В	130
Vil(Vnl), В при Vdd=10В	3
Vih(Vnh), В при Vdd=10В	7
Icc, мкА при Vdd=10В	<40
TrHL tip, нс при Vdd=10В	35
TrLH tip, нс при Vdd=10В	35
TrHL max, нс при Vdd=10В	45
TrLH max, нс при Vdd=10В	55
Vil(Vnl), В при Vdd=15В	4
Vih(Vnh), В при Vdd=15В	11
Icc, мкА при Vdd=15В	<80
TrHL tip, нс при Vdd=15В	25
TrLH tip, нс при Vdd=15В	25
TrHL max, нс при Vdd=15В	33
TrLH max, нс при Vdd=15В	37
Корпус	16DIP